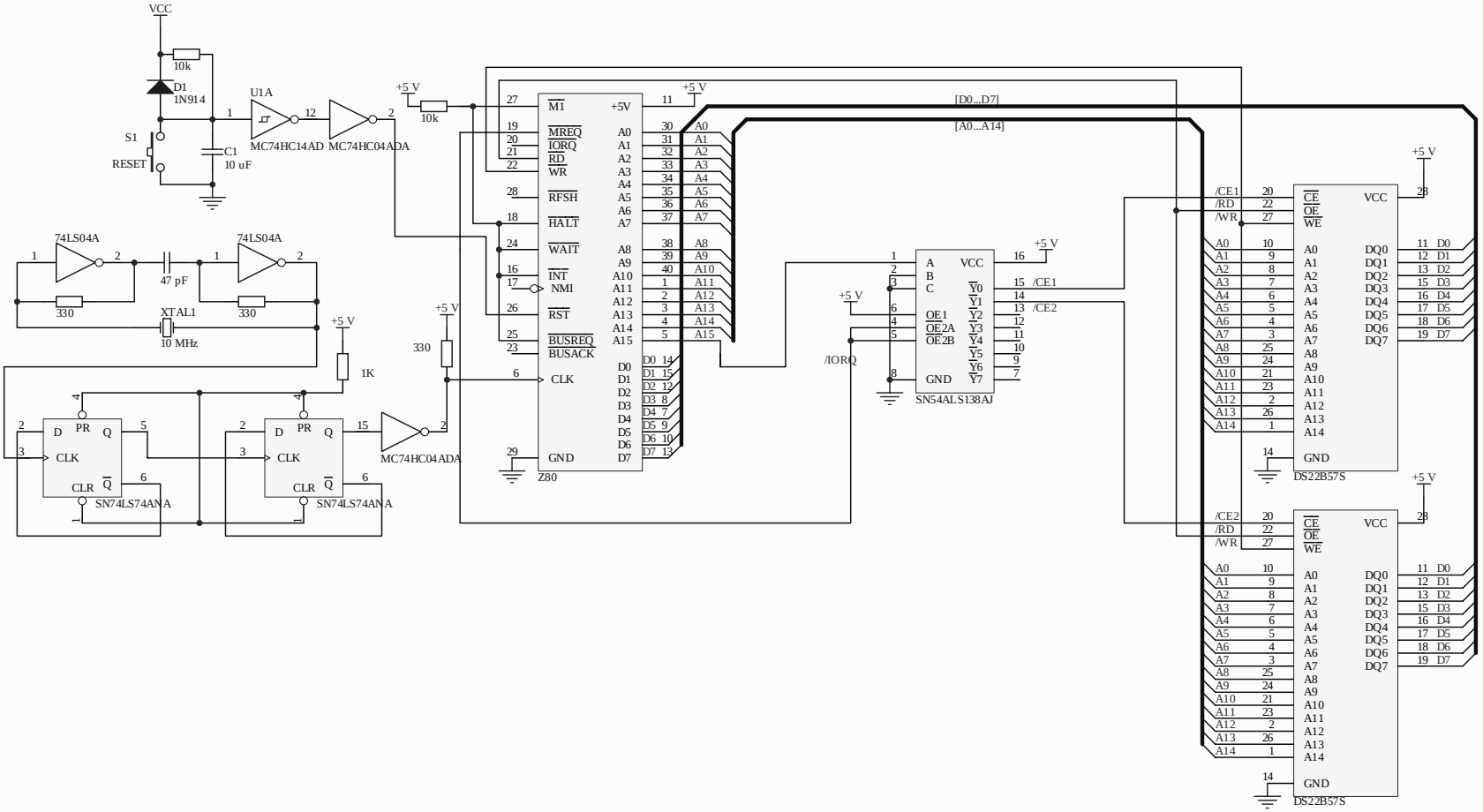

Rys.3

Przykład podłączenia 64KB statycznej pamięci RAM o organizacji 32K x 8 do mikroprocesora Z80.