



Układ 12-bitowego przetwornika analogowo-cyfrowego

- AD574A podłączony do mikroprocesora Z80
- widziany w przestrzeni I/O pod adresami 54 - 55
- Jako dekodery adresu układ komparatora 8-bitowego 74LS688
- Z80 taktowany zegarem 4MHz (częstotliwość jest ograniczona szybkością przetwornika)
- AD574A pracuje w trybie 12-bitowym
- po zakończeniu konwersji ma być zgłaszane przerwanie do Z80 (w trybie 1)
- przetwornik jest jedynym układem I/O w systemie
- wejście analogowe unipolarne

Napisać oprogramowanie ustawiające parametry systemu przerwania Z80 startujące przetwarzanie i obsługujące przerwanie po zakończeniu konwersji.

Title		
Size	Number	Revision
A4		
Date:	14-Jun-2004	Sheet of
File:	C:\DOCUME~1\ADC_ZAD1.SCH	Drawn By: