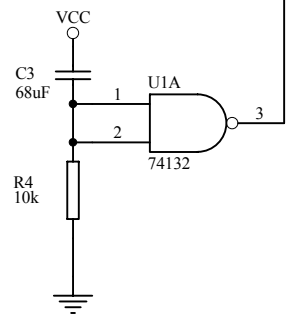


Jednostka centralna na mikroprocesorze Z80A
zawierająca:
- układ generowania sygnału zegarowego,
- układ zerowania po włączeniu zasilania,
- buforowanie magistrali danych i adresowej.



Title		
Size	Number	Revision
A4		
Date:	14-Jun-2004	Sheet of
File:	C:\DOCUME~1\Z80_ZAD1.SCH	Drawn By: