



Układ zegara czasu rzeczywistego RTC.

- Z80CTC podłączony do mikroprocesora Z80
- CTC widziany w przestrzeni I/O po adresami 7C - 7F
- Jako dekodery adresów układ komparatora 4-bitowego 7485.
- CTC taktowany generatorem o częstotliwości 32768Hz
- Częstotliwość tą należy podzielić w układzie CTC przez 32768 uzyskując przerwy zgłaszane co 1sek.
- Dwa kanały układu CTC pozostawić niewykorzystane

Napisać oprogramowanie ustawiające parametry układu CTC, systemu przerwań Z80 i obsługujące wyliczanie aktualne wartości czasu.

Title		
Size	Number	Revision
A4		
Date:	14-Jun-2004	Sheet of
File:	CADOCUME~1\CTC_ZAD1.SCH	Drawn By: