

Zadanie 2
 Do procesora Z80 podłączyć blok pamięci o pojemności 256kB zorganizowany jako 8 stron po 32kB każda oraz układ Z80-PIO (adres \$40-43h). Bity A0-A2 portu PA wyznaczają numer strony w przestrzeni \$0000-\$7FFF a bity B0-B2 portu PB numer strony w przestrzeni adresowej \$8000-\$FFFF. Dodatkowo podłączyć do procesora 2 rejestry zewnętrzne LS374, widoczne w przestrzeni adresowej wej/wyj pod adresami \$20h i \$80h. Należy wykorzystać narysowane układy, w razie potrzeby uzupełniając dodatkowymi niezbędnymi do poprawnego działania elementami.

