



Zaprojektować jednostkę centralną zbudowaną na 8051 składającą się z:

- układu mikrokontrolera z układem generowania sygnału zegarowego 6MHz i układem zerowania po włączeniu zasilania.
- 4kB pamięci programu EPROM
- dekodera adresu do 16 modułów I/O widzianych w przestrzeni adresowej zewnętrznej pamięci danych.

Adresy modułów I/O są ośmiobitowe, na każdy moduł przewidzieć 4 kolejne adresy: czyli moduł pierwszy widziany pod adresami 00h-03h, drugi 04h-07h.... i.t.d. Moduły wybierane sygnałami wyboru modułu /MS0 - /MS15 Linie danych i niezbędne linie adresowe doprowadzone do modułów mają być buforowane.

Title		
Size	Number	Revision
A4		
Date:	5-Apr-2004	Sheet of
File:	C:\DOCUME~1\A51_ZAD2.SCH	Drawn By: